(19)日本国特許庁(JP)

(12) 公開特許公報(A)

(11)特許出願公開番号 特開2001-184798 (P2001-184798A)

(43)公開日 平成13年7月6日(2001.7.6)

(51) Int.Cl.7	觀別記号	F I	テーマコード(参考)			
G11B 20/1	0 321	G11B 20/10	321Z 5C053			
H04N 5/9	2	H 0 4 N 5/92	H 5C059			
5/9	3	5/93	Z 5D044			
5/9	37		С			
7/3	2	7/137	Z			
		審查請求未請求請求	R項の数4 OL (全 11 頁)			
(21)出願番号	特願平11-371204	(71)出願人 000002369				
		セイコーエフ	プソン株式会社			
(22)出顧日	平成11年12月27日(1999.12.27)	東京都新宿区	【西新宿2丁目4番1号			
		(72)発明者 成沢 敦				
		長野県諏訪市	が大和3丁目3番5号 セイコ			
		ーエプソン様	式会社内			
		(74)代理人 100093388				
		弁理士 鈴木	客三郎 (外2名)			
		Fターム(参考) 50053 F/	A23 FA27 GB08 GB10 GB21			
		GE	337 HA33 HA40 KA01 KA05			
		K/	A08 KA24 LA06			
		50059 KH	(01 MA00 PP05 PP06 PP07			
		•	201 SS11 UA05 UA34 UA35			
	•	5D044 AB	307 DE43 FG10 FG21 GK07			

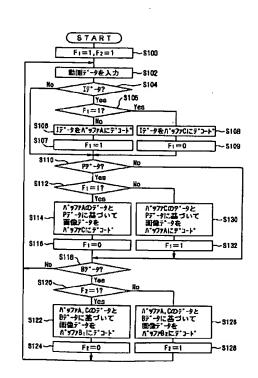
(54) 【発明の名称】 動画再生装置

(57)【要約】

【課題】 マルチタスクで動作するOSにおいて動画データに含まれる画像データをデコード・表示して動画を再生する場合に、再生される動画にちらつきが生じることを防止するのに好適な動画再生装置を提供する。

【解決装置】 バッファA, Cとは別に、Bデータに基づいてデコードされる画像データを格納するためのバッファB1, B2を備え、Iデータと、Pデータと、複数のBデータとをその順序で含む動画データを入力し、Iデータに基づいて画像データをバッファA, Cにデコードし、I, Pデータに基づいて画像データをバッファC, Aにデコードし、バッファA, Cの画像データと各Bデータに基づいて各Bデータに対応する画像データを順次バッファB1, B2にデコードするデコード処理と、各バッファA~Cの画像データをその順序で表示用バッファに転送して表示する表示処理とを並列に実行しながら、動画を再生する。

BEST AVAILABLE COPY



【特許請求の範囲】

【請求項1】 第1の圧縮データと、第2の圧縮データと、複数の第3の圧縮データとをその順序で含む動画データを入力し、前記入力した動画データの前記第1の圧縮データに基づいて第1の画像データを生成し、前記入力した動画データの前記第1の圧縮データ及び前記第2の圧縮データに基づいて第2の画像データを生成し、前記入力した動画データの前記第1の圧縮データ、前記第2の圧縮データ及び前記各第3の圧縮データに基づいた多第3の圧縮データに対応する第3の画像データと、前記生成した第2の画像データと、前記生成した第2の画像データとをその順序で表示することにより動画を再生する装置であって、

前記第1の画像データを格納するための第1のバッファ 及び前記第2の画像データを生成するための第2のバッファとは別に、少なくとも2つの第3のバッファを備え、

前記第3のバッファのすべてを利用して前記第3の画像 データを生成するようになっていることを特徴とする動 画再生装置。

【請求項2】 第1の圧縮データと、第2の圧縮データ と、複数の第3の圧縮データとをその順序で含む動画デ ータを入力し、前記入力した動画データの前記第1の圧 縮データに基づいて第1の画像データを生成し、前記入 力した動画データの前記第1の圧縮データおよび前記第 2の圧縮データに基づいて第2の画像データを生成し、 前記入力した動画データの前記第1の圧縮データ、前記 第2の圧縮データおよび前記各第3の圧縮データに基づ いて当該各第3の圧縮データに対応する第3の画像デー タを順次生成するこれら生成を含むデコード処理と、前 記生成した第1の画像データと、前記生成した各第3の 画像データと、前記生成した第2の画像データとをその 順序で表示用バッファに転送し、前記表示用バッファに 格納されている画像データを表示するこれら転送および 表示を含む表示処理とを並列に実行しながら、前配第1 の画像データと、前記各第3の画像データと、前記第2 の画像データとをその順序で表示することにより動画を 再生する装置であって、

前記第1の画像データを格納するための第1のバッファ 及び前記第2の画像データを生成するための第2のバッ ファとは別に、少なくとも2つの第3のバッファを備 え、

前記第3のバッファのすべてを利用して前記第3の画像 データを生成するようになっていることを特徴とする動 画再生装置。

【請求項3】 第1の画像データを生成するために必要な第1の圧縮データと、第2の画像データを生成するために必要な差分データである第2の圧縮データと、2つの画像データの間を補完する第3の画像データを生成す

るために必要な複数の第3の圧縮データとをその順序で 含む動画データを入力し、前記入力した動画データの前 記第1の圧縮データに基づいて前記第1の画像データを 生成し、前記入力した動画データの前記第2の圧縮デー タと、前記入力した動画データの当該第2の圧縮データ よりも前にある第2の圧縮データに基づいて生成された 第2の画像データ、又は前記入力した動画データの当該 第2の圧縮データよりも前にある第1の圧縮データに基 づいて生成された第1の画像データとに基づいて前記第 10 2の画像データを生成し、前記入力した動画データの前 記各第3の圧縮データと、前記入力した動画データの当 該各第3の圧縮データよりも前にある第2の圧縮データ に基づいて生成された第2の画像データ、又は前記入力 した動画データの当該各第3の圧縮データよりも前にあ る第1の圧縮データに基づいて生成された第1の画像デ ータであって連続する2つの画像データとに基づいて当 該各第3の圧縮データに対応する前記第3の画像データ を順次生成するこれら生成を含むデコード処理と、前記 生成した第1の画像データと、前記生成した各第3の画 像データと、前記生成した第2の画像データとをその順 20 序で表示用バッファに転送し、前記表示用バッファに格 納されている画像データを表示するこれら転送及び表示 を含む表示処理とを並列に実行しながら、前記第1の画 像データと、前記各第3の画像データと、前記第2の画。 像データとをその順序で表示することにより動画を再生 する装置であって、

前記第1の画像データを格納するための第1のバッファ及び前記第2の画像データを生成するための第2のバッファとは別に、少なくとも2つの第3のバッファを備
ゥ

前記第3のバッファのすべてを利用して前記第3の画像 データを生成するようになっていることを特徴とする動 画再生装置。

【請求項4】 請求項1乃至3のいずれかにおいて、前記入力した動画データの隣り合う2つの前記第3の圧縮データに対応する前記第3の画像データのうち一方を、前記第3のバッファのうちーのバッファに生成し、前記入力した動画データの隣り合う2つの前記第3の圧縮データに対応する前記第3の画像データのうち他方を、前記第3のバッファのうち前記ーのバッファ以外の他のバッファに生成するようになっていることを特徴とする動画再生装置。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は、動画データに含まれる画像データをデコード・表示して動画を再生する装置に係り、特に、マルチタスクで動作するオペレーションシステムにおいて動画データに含まれる画像データをデコード・表示して動画を再生する場合に、再生される動画にちらつきが生じることを防止するのに好適な動画

再生装置に関する。

[0002]

【従来の技術】従来、マルチタスクで動作するオペレーションシステム(以下、単にOSという。)では、MPEG形式で圧縮された動画データをデコードして動画を再生するには、図5に示す要領で行うようになっている。図5は、従来の動画再生方法を説明するための図である。

【0003】MPEG形式で圧縮された動画データは、 単独で画像データをデコード可能な I データと、2つの 画像データの差分データであるPデータと、2つの画像 データの間を補完する画像データをデコードするために 必要な2つのBデータとをその順序で含んでいる。ここ で、Pデータは、動画データのそれよりも前にあるIデ ータまたはPデータに基づいてデコードされた画像デー タであって連続する2つの画像データの差分データであ り、Pデータに基づいて画像データをデコードするため には、Pデータのほかにそれら画像データが必要とな る。Bデータは、動画データのそれよりも前にあるIデ ータまたはPデータに基づいてデコードされた画像デー タであって連続する2つの画像データの間を補完する画 像データをデコードするために必要な補完データであ り、Bデータに基づいて画像データをデコードするため には、Bデータのほかにそれら画像データが必要とな る。

【0004】したがって、動画データは、I データまたはP データの後に2 つのB データが続くことがあり、図5 の例では、B 画データは、I 0 データ、 P_1 データ、 B_2 データ、 B_3 データ、 P_4 データ、 B_5 データ、 B_6 データ、 P_7 データ、 B_8 データ、 P_9 データ、 P_1 のこれ P_1 データ、 P_4 データ、 P_1 データ、 P_4 データ、 P_7 データ、 P_1 の 後ろには、 P_1 プータが続いている。

【0005】OSでは、IデータまたはPデータに基づいてデコードされる画像データを格納するためのバッファAと、Bデータに基づいてデコードされる画像データを格納するためのバッファBと、IデータまたはPデータに基づいてデコードされる画像データを格納するためのバッファCとをRAM上に確保するとともに、表示対象となる画像データを格納するための表示用バッファをVRAM上に確保しておき、動画データを入力し、動画データに含まれている画像データを表示用バッファに格納されている画像データを表示用バッファに格納されている画像データを表示用バッファに格納されている画像データを表示が多表示処理とを並列に実行しながら、動画を再生するようになっている。

【0006】デコード処理は、所定時間T(例えば、20[ms])ごとに画像データをデコードする処理であって、図5を例にとって説明すると、時刻 toにおいて、動画データのIoデータをバッファAにデコード

し、時刻 t_1 において、バッファAの I_0 データおよび動画データの P_1 データに基づいて画像データである P_1 データをバッファ Cにデコードする。

【0007】次いで、時刻 t_2 において、バッファAの I_0 データ、バッファCのP、1データおよび動画データ の B_2 データに基づいて画像データであるB、2データを バッファBにデコードし、時刻 t_3 において、バッファ Aの I_0 データ、バッファCのP、1データおよび動画データの B_3 データに基づいて画像データであるB、3デー 20 タをバッファBにデコードする。

【0008】次いで、時刻 t_4 において、バッファ Cの P'_1 データおよび動画データの P_4 データに基づいて画像データである P'_4 データをバッファ Aにデコードする。

【0009】次いで、時刻 t_5 において、バッファAの P'_4 データ、バッファCの P'_1 データおよび動画データの B_5 データに基づいて画像データである B'_5 データをバッファBにデコードし、時刻 t_6 において、バッファAの P'_4 データ、バッファCの P'_1 データおよび動画データの B_6 データに基づいて画像データである B'_6 データをバッファBにデコードする。

【0010】そして、時刻 t_7 において、バッファAの P' 4データおよび動画データの P_7 データに基づいて画像データであるP' 7データをバッファCにデコードする。以下のデータについては、これと同じ要領でデコードが行われる。

【0011】表示処理は、上記所定時間TごとにバッファA〜Cの画像データを表示用バッファに転送し、表示バッファに格納されている画像データを表示する処理であって、図5を例にとって説明すると、時刻 t 1において、バッファAのIoデータを表示用バッファに転送して表示し、時刻 t 2において、バッファBのB'2データを表示用バッファに転送して表示し、時刻 t 3において、バッファBのB'3データを表示用バッファに転送して表示する。

【0012】次いで、時刻 t_4 において、バッファCの P'_1 データを表示用バッファに転送して表示し、時刻 t_5 において、バッファBの B'_5 データを表示用バッファに転送して表示し、時刻 t_6 において、バッファBの B'_6 データを表示用バッファに転送して表示し、時刻 t_7 において、バッファAの P'_4 データを表示用バッファに転送して表示する。以下のデータについては、これ と同じ要領で転送・表示が行われる。

[0013]

【発明が解決しようとする課題】このように、上記従来のOSによる動画の再生方法にあっては、デコード処理と表示処理とが同期をとりつつ動画の再生を行っていく。

【0014】しかしながら、上記従来のOSによる動画 50 の再生方法にあっては、デコード処理と表示処理とを並

列に実行する構成となっているため、例えば、OSにお いて他の処理が実行されることによって処理負荷が増大 する等の原因により、デコード処理と表示処理との同期 がずれることがあり、同期がずれた場合には、次のよう な問題があった。

【0015】すなわち、バッファBは、2つのBデータ に基づいてデコードした2つの画像データを格納するた めに用いられており、また、画像データを表示用バッフ ァに転送する順序が上記のように定められていることか ら、図5に示すように、例えば、B'2データをバッフ ァBにデコードした次の時刻 t 3においてすぐにB'3デ ータをバッファBにデコードしなければならない。この ときに、デコード処理と表示処理との同期がずれると、 表示処理においてパッファBのB'2データを表示用バ ッファに転送し終わる前に、デコード処理においてB' 3データをバッファBにデコードすることにより、バッ ファBのB'2データのうち未転送の部分が書き換えら れてしまうという状態が発生する可能性があった。こう した状態が発生すると、再生される動画にちらつきが生 ずる。このことは、図 5 において、B' $_5$ データ、B' $_8$ 20 3 の圧縮データの数よりも少なくてもよいし、デコード データおよびB'11データについても同じことがいえ

【0016】そこで、本発明は、このような従来の技術 の有する未解決の課題に着目してなされたものであっ て、マルチタスクで動作するOSにおいて動画データに 含まれる画像データをデコード・表示して動画を再生す る場合に、再生される動画にちらつきが生じることを防 止するのに好適な動画再生装置を提供することを目的と している。

[0017]

【課題を解決するための手段】上記目的を達成するため に、本発明に係る請求項1記載の動画再生装置は、第1 の圧縮データと、第2の圧縮データと、複数の第3の圧 縮データとをその順序で含む動画データを入力し、前記 入力した動画データの前記第1の圧縮データに基づいて 第1の画像データを生成し、前記入力した動画データの 前配第1の圧縮データおよび前配第2の圧縮データに基 づいて第2の画像データを生成し、前記入力した動画デ ータの前記第1の圧縮データ、前記第2の圧縮データお よび前記各第3の圧縮データに基づいて当該各第3の圧 縮データに対応する第3の画像データを順次生成し、前 記生成した第1の画像データと、前記生成した各第3の 画像データと、前記生成した第2の画像データとをその 順序で表示することにより動画を再生する装置であっ て、前記第1の画像データを格納するための第1のバッ ファおよび前記第2の画像データを生成するための第2 のパッファとは別に、少なくとも2つの第3のパッファ を備え、前記第3のパッファのすべてを利用して前記第 3の画像データを生成するようになっている。

【0018】このような構成であれば、動画データが入

力されると、動画データの第1の圧縮データに基づいて 第1の画像データが第1のバッファに生成され、動画デ ータの第1の圧縮データおよび第2の圧縮データに基づ いて第2の画像データが第2のバッファに生成され、動 画データの第1の圧縮データ、第2の圧縮データおよび 各第3の圧縮データに基づいてその各第3の圧縮データ に対応する第3の画像データが、すべての第3のバッフ ァが利用されつつ、これら第3のバッファに順次生成さ れる。一方、第1のバッファの第1の画像データと、第 10 3のパッファの各第3の画像データと、第2のパッファ の第2の画像データとがその順序で表示される。

6

【0019】したがって、第3のバッファでは、単一の バッファを利用して第3の画像データを生成する場合に 比して、第3の画像データが生成された直後に別の第3 の画像データが生成されるという状態が発生しにくくな

【0020】ここで、第3のバッファは、少なくとも2 つ備えてあればよく、第3の圧縮データの数と同数だけ 備えることも考えられるが、もちろんこれに限らず、第 処理と表示処理との同期が大幅にずれたときでも対応で きるようにする観点からは、第3の圧縮データの数より も多くてもよい。以下、請求項2および3記載の動画再 生装置において同じである。

【0021】さらに、本発明に係る請求項2記載の動画 再生装置は、第1の圧縮データと、第2の圧縮データ と、複数の第3の圧縮データとをその順序で含む動画デ ータを入力し、前記入力した動画データの前記第1の圧 縮データに基づいて第1の画像データを生成し、前記入 30 力した動画データの前記第1の圧縮データおよび前記第 2の圧縮データに基づいて第2の画像データを生成し、 前記入力した動画データの前記第1の圧縮データ、前記 第2の圧縮データおよび前配各第3の圧縮データに基づ いて当該各第3の圧縮データに対応する第3の画像デー タを順次生成するこれら生成を含むデコード処理と、前 記生成した第1の画像データと、前記生成した各第3の 画像データと、前記生成した第2の画像データとをその 順序で表示用バッファに転送し、前記表示用バッファに 格納されている画像データを表示するこれら転送および 40 表示を含む表示処理とを並列に実行しながら、前記第1 の画像データと、前記各第3の画像データと、前記第2 の画像データとをその順序で表示することにより動画を 再生する装置であって、前記第1の画像データを格納す るための第1のバッファおよび前記第2の画像データを 生成するための第2のバッファとは別に、少なくとも2 つの第3のパッファを備え、前記第3のバッファのすべ てを利用して前記第3の画像データを生成するようにな っている。

【0022】このような構成であれば、動画データが入 50 力されると、デコード処理により、動画データの第1の

20

7

圧縮データに基づいて第1の画像データが第1のバッファに生成され、動画データの第1の圧縮データおよび第2の圧縮データに基づいて第2の画像データが第2のバッファに生成され、動画データの第1の圧縮データ、第2の圧縮データおよび各第3の圧縮データに基づいてその各第3の圧縮データに対応する第3の画像データが、すべての第3のバッファが利用されつつ、これら第3のバッファに順次生成される。一方、表示処理により、第1のバッファの第1の画像データが表示用バッファに転送されて表示され、第2のバッファの第2の画像データが表示用バッファに転送されて表示され、第2のバッファの第2の画像データが表示用バッファに転送されて表示され、第2のバッファの第2の画像データが表示用バッファに転送されて表示される。

【0023】したがって、第3のバッファでは、単一のバッファを利用して第3の画像データを生成する場合に比して、第3の画像データが生成された直後に別の第3の画像データが生成されるという状態が発生しにくくなる。

【0024】さらに、本発明に係る請求項3記載の動画 再生装置は、第1の画像データを生成するために必要な 第1の圧縮データと、第2の画像データを生成するため に必要な差分データである第2の圧縮データと、2つの 画像データの間を補完する第3の画像データを生成する ために必要な複数の第3の圧縮データとをその順序で含 む動画データを入力し、前記入力した動画データの前記 第1の圧縮データに基づいて前記第1の画像データを生 成し、前記入力した動画データの前記第2の圧縮データ と、前記入力した動画データの当該第2の圧縮データよ りも前にある第2の圧縮データに基づいて生成された第 2の画像データ、または前記入力した動画データの当該 第2の圧縮データよりも前にある第1の圧縮データに基 づいて生成された第1の画像データとに基づいて前記第 2の画像データを生成し、前記入力した動画データの前 記各第3の圧縮データと、前記入力した動画データの当 該各第3の圧縮データよりも前にある第2の圧縮データ に基づいて生成された第2の画像データ、または前記入 力した動画データの当該各第3の圧縮データよりも前に ある第1の圧縮データに基づいて生成された第1の画像 データであって連続する2つの画像データとに基づいて 当該各第3の圧縮データに対応する前記第3の画像デー タを順次生成するこれら生成を含むデコード処理と、前 記生成した第1の画像データと、前記生成した各第3の 画像データと、前記生成した第2の画像データとをその 順序で表示用パッファに転送し、前記表示用パッファに 格納されている画像データを表示するこれら転送および 表示を含む表示処理とを並列に実行しながら、前記第1 の画像データと、前記各第3の画像データと、前記第2 の画像データとをその順序で表示することにより動画を 再生する装置であって、前記第1の画像データを格納す るための第1のバッファおよび前記第2の画像データを 生成するための第2のバッファとは別に、少なくとも2つの第3のバッファを備え、前記第3のバッファのすべてを利用して前記第3の画像データを生成するようになっている。

8

【0025】このような構成であれば、動画データが入力されると、デコード処理により、動画データの第1の画像データが第1のバッファに生成され、第2の画像データが第2のバッファに生成され、各第3の圧縮データに対応する第3の画像データが、すべての第3のバッファが利用されつつ、これら第3のバッファに順次生成される。

【0026】第1の画像データの生成は、動画データの第1の圧縮データに基づいて行われる。第2の画像データの生成は、動画データと基づいて行われる。第2の画像データと表りを動画データの生成は、動画データよりを前にある第2の圧縮データは基づいて生成された第1の画像データに基づいて生成された第1の画像データに基づいて生成された第1の画像データを表するの圧縮データの各第3の圧縮データと、動画データのその各第3の圧縮データと、動画データのその各第3の圧縮データと、動画データのその各第3の圧縮データと、動画データのその各第3の圧縮データと、動画データのその各第3の圧縮データと、動画データに基づいて生成された第2の圧縮データ、または動画データのその各第3の圧縮データよりも前にある第1の圧縮データに基づいて生成された第1の画像データであって連続する2つの画像データとに基づいて行われる。

【0027】一方、表示処理により、第1のバッファの第1の画像データが表示用バッファに転送されて表示され、第3のバッファの各第3の画像データが表示用バッファに転送されて表示され、第2のバッファの第2の画像データが表示用バッファに転送されて表示される。

【0028】したがって、第3のバッファでは、単一のバッファを利用して第3の画像データを生成する場合に比して、第3の画像データが生成された直後に別の第3の画像データが生成されるという状態が発生しにくくなる。

【0029】さらに、本発明に係る請求項4記載の動画 再生装置は、請求項1ないし3のいずれかに記載の動画 再生装置において、前記入力した動画データの隣り合う 2つの前記第3の圧縮データに対応する前記第3の画像 データのうち一方を、前記第3のバッファのうちーのバ ッファに生成し、前記入力した動画データの隣り合う2 つの前記第3の圧縮データに対応する前記第3の画像データのうち他方を、前記第3のバッファのうち前記一の バッファ以外の他のバッファに生成するようになっている。

【0030】このような構成であれば、動画データの隣り合う2つの第3の圧縮データに対応する第3の画像データのうち一方が、第3のバッファのうちーのバッファに生成され、動画データの隣り合う2つの第3の圧縮デ

ータに対応する第3の画像データのうち他方が、第3の バッファのうち他のバッファに生成される。

[0031]

【発明の実施の形態】以下、本発明の実施の形態を図面を参照しながら説明する。図1ないし図4は、本発明に係る動画再生装置の実施の形態を示す図である。

【0032】この実施の形態は、本発明に係る動画再生 装置を、図1に示すように、コンピュータ100におい て、マルチタスクで動作するOSにより、MPEG形式 で圧縮された動画データをデコードして動画を再生する 場合について適用したものである。

【0033】まず、MPEG形式で圧縮された動画データの構造を説明する。

【0034】MPEG形式で圧縮された動画データは、 単独で画像データをデコード可能な 1 データと、 2 つの 画像データの差分データであるPデータと、2つの画像 データの間を補完する画像データをデコードするために 必要な2つのBデータとをその順序で含んでいる。ここ で、Pデータは、動画データのそれよりも前にあるIデ ータまたはPデータに基づいてデコードされた画像デー タであって連続する2つの画像データの差分データであ り、Pデータに基づいて画像データをデコードするため には、Pデータのほかにそれら画像データが必要とな る。Bデータは、動画データのそれよりも前にあるIデ ータまたは Pデータに基づいてデコードされた画像デー タであって連続する2つの画像データの間を補完する画 像データをデコードするために必要な補完データであ り、Bデータに基づいて画像データをデコードするため には、Bデータのほかにそれら画像データが必要とな る。

【0035】次に、本発明を適用するコンピュータシステムの構成を図1を参照しながら説明する。図1は、本発明を適用するコンピュータシステムの構成を示すプロック図である。

【0036】コンピュータ100は、図1に示すように、制御プログラムに基づいて演算およびシステム全体を制御するCPU30と、所定領域にあらかじめCPU30の制御プログラム等を格納しているROM32と、ROM32等から読み出したデータやCPU30の演算過程で必要な演算結果を格納するためのRAM34と、RAM34の特定領域に格納されているデータを画像信号に変換して表示装置44に出力するCRTC36と、動画データをデコードするデコーダ37と、外部装置に対してデータの入出力を媒介するI/F38とで構成されており、これらは、データを転送するための信号線であるバス39で相互にかつデータ授受可能に接続されている。

【0037】 I/F38には、外部装置として、ヒューマンインターフェースとしてデータの入力が可能なキーボードやマウス等からなる入力装置40と、データやテ

ーブル等をファイルとして格納する記憶装置42と、画像信号に基づいて画面を表示する表示装置44とが接続 されている。

10

【0038】RAM34は、特定領域として、表示装置 44に表示するための表示用データを格納するVRAM 35を有しており、VRAM35は、CPU30とCR TC36とで独立にアクセスが可能となっている。

【0039】CRTC36は、VRAM35に格納されている表示用データを先頭アドレスから所定周期で順次10 読み出し、読み出した表示用データを画像信号に変換して表示装置44に出力するようになっている。

【0040】デコーダ37は、所定時間T(例えば、20[ms])ごとに動画データに含まれている画像データをデコードするようになっており、具体的には、CPU30からデコード開始命令を受け、I/F38からの動画データまたはRAM34に格納されている動画データを入力したときは、図2のフローチャートに示すデコード処理を、動画データのデコードが完了するまで実行するようになっている。図2は、デコーダ37で実行されるデコード処理を示すフローチャートである。

【0041】デコード処理は、デコーダ37において実行されると、IデータまたはPデータに基づいてデコードされる画像データを格納するためのバッファAと、Bデータのうち一方に基づいてデコードされる画像データを格納するためのバッファB1と、Bデータのうち他方に基づいてデコードされる画像データを格納するためのバッファB2と、IデータまたはPデータに基づいてデコードされる画像データを格納するためのバッファCとをRAM34上に確保し、図2に示すように、まず、ス30テップS100に移行する。

【0042】ステップS100では、IデータまたはPデータに基づいてデコードされる画像データを格納するバッファとしてバッファA、Cを選択するためのフラグF1、およびBデータに基づいてデコードされる画像データを格納するバッファとしてバッファB1、B2を選択するためのフラグF2をいずれも「1」に設定し、ステップS102に移行して、動画データを入力し、ステップS104に移行して、入力した動画データがIデータであるか否かを判定し、動画データがIデータであると40判定されたとき(Yes)は、ステップS105に移行する。

【0043】ステップS105では、フラグ F_1 が 「1」であるか否かを判定し、フラグ F_1 が「1」でないと判定されたとき (No)は、1 データに基づいてデコードされる画像データを格納するバッファとしてバッファAが選択されたと判定し、ステップS106に移行する。

【0044】ステップS106では、Iデータとに基づいて画像データをバッファAにデコードし、ステップS 107に移行して、フラグF1を、Iデータに基づいて

デコードされる画像データを格納するバッファとしてバッファCを選択することを示す「1」に設定し、ステップS110に移行する。

【0045】ステップS110では、入力した動画データがPデータであるか否かを判定し、動画データがPデータであると判定されたとき (Yes)は、ステップS112に移行して、フラグ F_1 が「1」であるか否かを判定し、フラグ F_1 が「1」であると判定されたとき (Yes)は、Pデータに基づいてデコードされる画像データを格納するバッファとしてバッファCが選択されたと判定し、ステップS114に移行する。

【0046】ステップS114では、バッファAの画像データとPデータとに基づいて画像データをバッファCにデコードし、ステップS116に移行して、フラグF1を、Pデータに基づいてデコードされる画像データを格納するバッファとしてバッファAを選択することを示す「0」に設定し、ステップS118に移行する。

【0047】ステップS118では、入力した動画データがBデータであるか否かを判定し、動画データがBデータであると判定されたとき (Yes)は、ステップS120に移行して、フラグ F_2 が「1」であるか否かを判定し、フラグ F_2 が「1」であると判定されたとき (Yes)は、Bデータに基づいてデコードされる画像データを格納するバッファとしてバッファ B_1 が選択されたと判定し、ステップS122に移行する。

【0048】ステップS122では、バッファA、Cの画像データとBデータとに基づいて画像データをバッファ B_1 にデコードし、ステップS124に移行して、フラグ F_2 を、Bデータに基づいてデコードされる画像データを格納するバッファとしてバッファ B_2 を選択することを示す「0」に設定し、ステップS102に移行する。

【0049】一方、ステップS120で、フラグ F_2 が「0」であると判定されたとき (No)は、Bデータに基づいてデコードされる画像データを格納するバッファとしてバッファ B_2 が選択されたと判定し、ステップS126に移行する。

【0050】ステップS126では、バッファA、Cの画像データとBデータとに基づいて画像データをバッファ B_2 にデコードし、ステップS128に移行して、フラグ F_2 を、Bデータに基づいてデコードされる画像データを格納するバッファとしてバッファ B_1 を選択することを示す「1」に設定し、ステップS102に移行する。

【0051】一方、ステップS118で、入力した動画 データがBデータでないと判定されたとき(No)は、ステップS102に移行する。

【0052】一方、ステップS112で、フラグ F_1 が 「1」でないと判定されたとき (No) は、Pデータに基づいてデコードされる画像データを格納するバッファとし

てバッファAが選択されたと判定し、ステップS130 に移行する。

【0053】ステップS130では、バッファCの画像 データとPデータとに基づいて画像データをバッファA にデコードし、ステップS132に移行して、フラグF 1を、Pデータに基づいてデコードされる画像データを 格納するバッファとしてバッファCを選択することを示 す「1」に設定し、ステップS118に移行する。

【0054】一方、ステップS110で、入力した動画 10 データがPデータでないと判定されたとき(No)は、ステップS118に移行する。

【0055】一方、ステップS105で、フラグ F_1 が 「1」であると判定されたとき(Yes)は、I データに基づいてデコードされる画像データを格納するバッファとしてバッファCが選択されたと判定し、ステップS108に移行する。

【0056】ステップS108では、Iデータとに基づいて画像データをバッファCにデコードし、ステップS109に移行して、フラグF1を、Iデータに基づいて プコードされる画像データを格納するバッファとしてバッファAを選択することを示す「0」に設定し、ステップS110に移行する。

【0057】一方、ステップS104で、入力した動画 データが I データでないと判定されたとき (No)は、ステップS110に移行する。

【0058】次に、CPU30の構成を説明する。

【0059】CPU30は、マイクロプロセッシングユニットMPU等からなり、起動とともにROM32の所定領域に格納されている所定のプログラムを起動させ、30マルチタスクで動作するOSを実行するようになっている。このOSは、動画データに含まれる画像データをデコード・表示して動画を再生するときは、デコード37でデコード37に出力することによりデコード37でデコード処理を実行するとともに、ROM52の所定領域に格納されている所定のプログラムを起動させ、そのプログラムに従って、図3のフローチャートに示す表示処理をデコード処理と並列に実行するようになっている。図3は、CPU30で実行される表示処理を示フローチャートである。

○【0060】表示処理は、デコード処理がデコードを行う所定時間Tと同じに設定された所定時間Tごとに、バッファA、B1、B2、Cの画像データを表示用バッファに転送し、表示バッファに格納されている画像データを表示する処理であって、CPU30において実行されると、表示対象となる画像データを格納するための表示用バッファをVRAM35上に確保し、図3に示すように、まず、ステップS200に移行する。

【0061】ステップS200では、表示用バッファへの画像データ転送元となるバッファとしてバッファA, Cを選択するためのフラグF3を「1」に設定し、ステ ップS202に移行して、フラグF3が「1」であるか否かを判定し、フラグF3が「1」であると判定されたとき(Yes)は、表示用バッファへの画像データ転送元となるバッファとしてバッファAが選択されたと判定し、ステップS204に移行する。

【0062】ステップS204では、バッファAの画像データを表示用バッファに転送し、ステップS206に移行して、フラグF3を、表示用バッファへの画像データ転送元となるバッファとしてバッファCを選択することを示す「0」に設定し、ステップS208に移行する。

【0063】ステップS208では、バッフ $_7B_1$ の画像データを表示用バッファに転送し、ステップS210に移行して、バッフ $_7B_2$ の画像データを表示用バッファに転送し、ステップS202に移行する。

【0064】一方、ステップS202で、フラグ F_3 が「1」でないと判定されたとき (No) は、表示用バッファへの画像データ転送元となるバッファとしてバッファC が選択されたと判定し、ステップS212に移行する。【0065】ステップS212では、バッファCの画像データを表示用バッファに転送し、ステップS214に移行して、フラグ F_3 を、表示用バッファへの画像データ転送元となるバッファとしてバッファAを選択することを示す「1」に設定し、ステップS208に移行する。

【0066】次に、上記実施の形態の動作を図4を参照しながら説明する。図4は、本発明の動画再生方法を説明するための図である。以下、時刻 $t_0\sim t_{13}$ は、所定時間T経過ごとの時刻を示したものであり、すなわち、各時刻 $t_0\sim t_{13}$ は、一つ前の時刻から所定時間T経過した時刻を表している。

【0067】OSにより動画データに含まれる画像データをデコード・表示して動画を再生する場合は、CPU 30により、デコード開始命令がデコード37に出力されることによりデコード37でデコード処理が実行されるとともに、デコード処理と並列に表示処理が実行される。ここで、動画データは、 I_0 データ、 P_1 データ、 B_2 データ、 B_3 データ、 P_4 データ、 B_5 データ、 B_6 データ、 P_7 データ、 B_8 データ、 D_1 7データ、 D_1 7データ、 D_2 7 をその順序で含んでいる。

【0068】デコード処理では、図4に示すように、時刻 t_0 において、ステップS102, $S104\sim S10$ 9 を経て、動画データの I_0 データが入力され、入力された I_0 データがバッファAにデコードされ、時刻 t_1 において、ステップS102, $S110\sim S116$ を経て、動画データの P_1 データが入力され、バッファAの I_0 データおよび入力された P_1 データに基づいて画像データである P_1 データがバッファCにデコードされる。

【0069】次いで、時刻 t_2 において、ステップS102, S118~S124を経て、動画データの B_2 が、入力され、バッファAの I_0 データ、バッファCの P_1 データおよび入力された B_2 データに基づいて画像データである B_2 データがバッファ B_1 にデコードされ、時刻 t_3 において、ステップS102, S118, S120, S126, S128を経て、動画データの B_3 が入力され、バッファAの I_0 データ、バッファCの P_1 データおよび入力された B_3 データに基づいて画像データである B_3 データがバッファ B_2 にデコードされる。

14

【0070】次いで、時刻 t_4 において、ステップS102, S110, S112, S130, S132を経て、動画データの P_4 データが入力され、バッファCの P_1 データおよび入力された P_4 データに基づいて画像データである P_4 データがバッファAにデコードされる。

【0071】次いで、時刻 t_5 において、ステップS102, $S118\sim S124$ を経て、動画データの B_5 が入力され、バッファA00 P'_4 データ、バッファC0 P'_1 データおよび入力された B_5 データに基づいて画像データである B'_5 データがバッファ B_1 にデコードされ、時刻 t_6 において、ステップS102,S118,S120,S126,S128を経て、動画データの B_6 が入力され、バッファA0 P'_4 データ、バッファC0 P'_1 データおよび入力された B_6 データに基づいて画像データである B'_6 データがバッファ B_2 にデコードされる。

【0072】そして、時刻 t 7において、ステップS102, S110~S116を経て、動画データのP7デのタが入力され、バッファAのP'4データおよび入力されたP7データに基づいて画像データであるP'7データがバッファCにデコードされる。以下のデータについては、これと同じ要領でデコードが行われる。

【0073】一方、表示処理では、時刻 t_1 において、ステップS202,S204を経て、バッファAの t_0 データが表示用バッファに転送されて表示され、時刻 t_2 において、ステップS208を経て、バッファ t_3 において、ステップS210を経て、バッファ移刻 t_3 において、ステップS210を経て、バッファ t_3 において、ステップS210を経て、バッファ t_4 0 t_3 において、ステップS210を経て、バッファ t_4 7 t_3 7 t_4 8 t_5 8 t_5 8 t_5 8 t_5 9 t_5

【0074】次いで、時刻 t_4 において、ステップ S_2 02, S_2 12を経て、バッファ $CopP'_1$ データが表示用バッファに転送されて表示され、時刻 t_5 において、ステップ S_2 08を経て、バッファ S_1 00 S_1 0 S_2 0 S_3 0 S_4

示される。以下のデータについては、これと同じ要領で 転送・表示が行われる。

【0075】したがって、OSにおいて他の処理が実行 されることによって処理負荷が増大する等の原因によ り、デコード処理と表示処理との同期がずれても、その ずれが所定時間Tの2倍の範囲内であれば、例えば、表 示処理においてバッファB1のB,2データを表示用バッ ファに転送し終わる前に、デコード処理においてB'5 データをバッファB1にデコードすることにより、バッ ファB1のB'2データのうち未転送の部分が書き換えら れてしまうという状態が発生することはない。このこと は、図4において、B'3データ、B'5データ、B'6 データ、B'8データ、B'gデータ、B'11データおよ びB'12データについても同じことがいえる。

【0076】このようにして、本実施の形態では、Iデ ータまたはPデータに基づいてデコードされる画像デー タを格納するためのバッファAおよびバッファCとは別 に、バッファ B_1 , B_2 を備え、バッファ B_1 , B_2 のすべ てを利用してBデータに基づいて画像データをデコード するようにした。

【0077】これにより、OSにおいて他の処理が実行 されることによって処理負荷が増大する等の原因によ り、デコード処理と表示処理との同期がずれても、表示 処理においてバッファB₁の画像データを表示用バッフ ァに転送し終わる前に、デコード処理において別の画像 データをバッファB1にデコードすることにより、バッ ファ B1の画像データのうち未転送の部分が書き換えら れてしまうという状態が発生する可能性を低減すること ができる。このことは、バッファB2についても同じこ とがいえる。

【0078】したがって、OSにおいて動画データに含 まれる画像データをデコード・表示して動画を再生する 場合に、従来に比して、再生される動画にちらつきが生 じることを比較的防止することができる。

【0079】さらに、本実施の形態では、動画データの 隣り合う2つのBデータに対応する画像データのうちー 方をバッファB1にデコードし、動画データの隣り合う 2つのBデータに対応する画像データのうち他方をバッ ファB2にデコードするようにした。

【0080】これにより、動画データの隣り合う2つの Bデータに対応する画像データが連続して一つのバッフ ァにデコードされることがないので、表示処理において パッファB₁の画像データを表示用パッファに転送し終 わる前に、デコード処理において別の画像データをバッ ファB₁にデコードすることにより、バッファB₁の画像 データのうち未転送の部分が書き換えられてしまうとい う状態が発生する可能性をさらに低減することができ る。このことは、パッファB2についても同じことがい える。

まれる画像データをデコード・表示して動画を再生する 場合に、再生される動画にちらつきが生じることをさら に防止することができる。

【0082】上記実施の形態において、「データは、請 求項1ないし3記載の第1の圧縮データに対応し、Pデ ータは、請求項1ないし3記載の第2の圧縮データに対 応し、Bデータは、請求項1ないし4記載の第3の圧縮 データに対応し、バッファAは、請求項1ないし3記載 の第1のバッファに対応し、バッファCは、請求項1な 10 いし3記載の第2のバッファに対応し、バッファB1, B2は、請求項1ないし4記載の第3のバッファに対応 している。

【0083】なお、上記実施の形態においては、Bデー タに基づいてデコードされる画像データを格納するため のバッファを2つ設けて構成したが、これに限らず、B データに基づいてデコードされる画像データを格納する ためのバッファを3つ以上設けて構成してもよい。

【0084】これにより、Bデータをデコードする順序 によっては、表示処理においてバッファB₁の画像デー 20 夕を表示用バッファに転送し終わる前に、デコード処理 において別の画像データをバッファB1にデコードする ことにより、バッファB₁の画像データのうち未転送の 部分が書き換えられてしまうという状態が発生する可能 性をさらに低減することができる。

ローチャートに示すデコード処理を実行するにあたって は、デコーダ37の内部処理で行う場合について説明し たが、これに限らず、CPU30がデコード処理を行う ようにしてもよく、この場合、上記実施の形態のよう 30 に、ROM32にあらかじめ格納されている制御プログ ラムを実行するように構成してもよいが、これらの手順 を示したプログラムが記憶された記憶媒体から、そのプ ログラムをRAM34に読み込んで実行するようにして もよい。

【0085】また、上記実施の形態において、図2のフ

【0086】また、上記実施の形態において、図3のフ ローチャートに示す表示処理を実行するにあたっては、 ROM32にあらかじめ格納されている制御プログラム を実行する場合について説明したが、これに限らず、こ れらの手順を示したプログラムが記憶された記憶媒体か 40 ら、そのプログラムをRAM34に読み込んで実行する ようにしてもよい。

【0087】ここで、記憶媒体とは、RAM、ROM等 の半導体記憶媒体、FD、HD等の磁気記憶型記憶媒 体、CD、CDV、LD、DVD等の光学的読取方式記 憶媒体、MO等の磁気記憶型/光学的読取方式記憶媒体 であって、電子的、磁気的、光学的等の読み取り方法の いかんにかかわらず、コンピュータで読み取り可能な記 **億媒体であれば、あらゆる記憶媒体を含むものである。**

【0088】また、上記実施の形態においては、本発明 【0081】したがって、OSにおいて動画データに含 50 に係る動画再生装置を、図1に示すように、コンピュー

タ100において、マルチタスクで動作するOSにより、MPEG形式で圧縮された動画データをデコードして動画を再生する場合について適用したが、これに限らず、本発明の主旨を逸脱しない範囲で他の場合にも適用可能である。

[0089]

【発明の効果】以上説明したように、本発明に係る請求項1ないし4記載の動画再生装置によれば、マルチタスクで動作するOSにおいて動画データに含まれる画像データを生成・表示して動画を再生する場合に、従来に比して、デコード処理と表示処理との同期がずれても、表示処理において第3のバッファのうち一のバッファの画像データを表示用バッファに転送し終わる前に、デコード処理においてその一のバッファに別の画像データをデコードすることにより、その一のバッファの画像データのうち未転送の部分が書き換えられてしまうという状態が発生する可能性を低減することができるという効果が得られる。

【0090】さらに、本発明に係る請求項4記載の動画 再生装置によれば、動画データの隣り合う2つの第3の 20 圧縮データに対応する第3の画像データが連続して一つ のバッファにデコードされることがないので、表示処理 において第3のバッファのうち一のバッファの画像デー タを表示用バッファに転送し終わる前に、デコード処理 においてその一のバッファに別の画像データをデコード することにより、その一のバッファの画像データのうち 未転送の部分が書き換えられてしまうという状態が発生 する可能性をさらに低減することができるという効果も 得られる。

18

【図面の簡単な説明】

【図1】本発明を適用するコンピュータシステムの構成を示すプロック図である。

【図2】デコーダ37で実行されるデコード処理を示すフローチャートである。

10 【図3】CPU30で実行される表示処理を示すフロー チャートである。

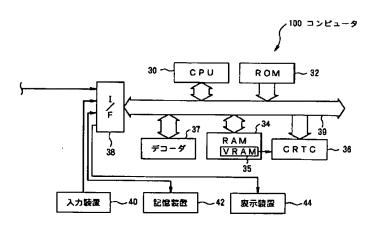
【図4】本発明の動画再生方法を説明するための図であ

【図5】従来の動画再生方法を説明するための図である。

【符号の説明】

100	コンピュータ
3 0	CPU
3 2	ROM
3 4	RAM
3 7	デコーダ
4 0	入力装置
4 2	記憶装置
4 4	表示装置

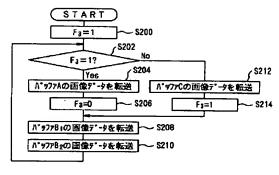
【図1】



【図5】

	to	.t ₁	t ₂	ta	t4	t ₅	te	t,	t ₆	t ₉	t 10	t ₁₁	t ₁₂	t 13
	Ιo	Pı	82	Вз	P4	B 5	86	P7	Ва	Bg	I to	B 11	B12	P 13
/*97 7 A	Ιo	Ιο	†	*	P4'	•	^	P4'	->	-	I 10	1	+	I 10
/*977B			Bz′	Bą′		B5'	Be'		Ba'	Be'		B11'	B 12 ′	
/*y77C		P1"	+	+	P ₁ ′	†	+	P7'	+	→	P7"	+	+	P13'

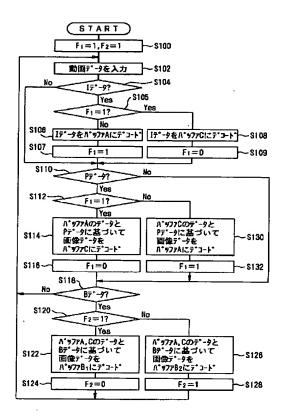
【図3】



【図2】

· ·

[図4]



	to	t ₁	tz	t _a	t.	t ₅	t ₆	t,	t _B	tg	t10	tıı	t ₁₂	t ₁₃
	Ιo	Pı	B ₂	Вз	P4	B 5	Be	₽7	Вв	Bg	I 10	B ₁₁	B 12	P 13
Λ*97₹A	Ic	Io	→	→	P4'	→	-	P4"	-	*	I 10	-	→	Ī 10
۸°977B ₁			B2"			85'			B ₈ ′			B 11 '		
Λ°577B2				B3'			B ₆ ′			Bg'			B 12 '	
A*477C		Pi'	→	+	P1'	→	→	P7'	→	→	P7'	→	→	P 13 '

This Page is Inserted by IFW Indexing and Scanning Operations and is not part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:
☐ BLACK BORDERS
☐ IMAGE CUT OFF AT TOP, BOTTOM OR SIDES
☐ FADED TEXT OR DRAWING
☐ BLURRED OR ILLEGIBLE TEXT OR DRAWING
☐ SKEWED/SLANTED IMAGES
☐ COLOR OR BLACK AND WHITE PHOTOGRAPHS
☐ GRAY SCALE DOCUMENTS
☐ LINES OR MARKS ON ORIGINAL DOCUMENT
☐ REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY
OTHER:
IMAGES ARE BEST AVAILABLE COPY.
As rescanning these documents will not correct the image problems checked, please do not report these problems to
the IFW Image Problem Mailbox.